

Programma svolto Sistemi e Reti 2021/2021

Classe: 3 BitI

Anno: 2020/2021

Docente: Lorenzo Tosetti

Materia: Sistemi e Reti (inf)

- Spiegazione FSA
- Logica e porte logiche
- Struttura e funzionamento processore 80386 con operazioni eseguibili.
- Assembly telaio, variabili, registri. For, While, do while, If, switch, for, condizioni multiple e conversione da C ad Assembly. Stack e heap. Pile push e pop in Assembly
- Funzionamento CPU, tipi di memorie e funzionamento, BUS.
- Istruzioni nel processore e pipeline assembler
- HTML: principali tag html e telaio pagina web. CSS: funzionamento, selettori e principali stili
- Modelli ISO/OSI e TCP/IP
- Tipologia delle Reti
- Indirizzi IPv4 Classe A, B, C. Default gateway, broadcast e indirizzo di rete.
- Protocolli TCP e UDP